PATENT ABSTRACTS OF JAPAN

(11) Publication number: 07176534 A

(43) Date of publication of application: 14.07.95

(51) Int. CI

H01L 21/321

(21) Application number: 05317587

(71) Applicant:

NEC CORP

(22) Date of filing: 17.12.93

(72) Inventor:

TANAKA TAKASHI

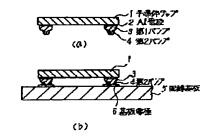
(54) BUMP AND MANUFACTURING METHOD AND **DEVICE THEREOF**

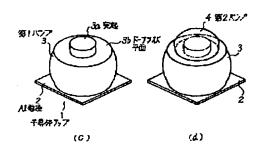
(57) Abstract:

PURPOSE: To provide a reliable connection of a semiconductor chip to a wiring board in an easily replaceable manner.

CONSTITUTION: A first bump 3 possessed of a projection at its upper center is fixed to an Al electrode 2 of a semiconductor chip 1, and a second bump 4 which is formed of metal particle-containing resin or solder and smaller than the first bump 3 in diameter is put on the top of the first bump 3. When the Al electrode 2 is connected to the board electrode 6 provided onto a wiring board 5, the second bump 4 is deformed and heated, if necessary. By this setup, as the second bump 4 is smaller than the first bump 3 in diameter, a narrow pitch connection can be carried out without causing a connection failure such as a short circuit which occurs between adjacent circuits.

COPYRIGHT: (C)1995,JPO





(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-176534

(43)公開日 平成7年(1995)7月14日

(51)Int.Cl. ⁶	識別記号 庁内整理番号	FI	技術表示箇所
HO1L 21/32		H01L 21/92	F C D
		審査請求 有 請求項の	数9 OL (全6頁)
(21)出願番号	特顧平5-317587	(71) 出願人 000004237 日本電気株式会社	
(22)出顧日	平成 5 年(1993) 12月17日	東京都港区芝五丁 (72)発明者 田中 敬 東京都港区芝五丁 式会社内	·目7番1号 ·目7番1号 日本電気株
		(74)代理人 弁理士 京本 直	[樹 (外2名)

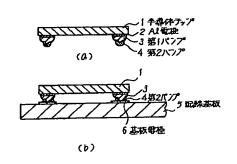
(54) 【発明の名称】 バンブ並びにその製造方法及び製造装置

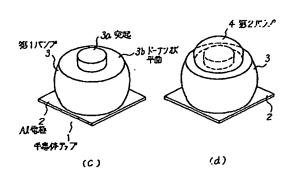
(57)【要約】

【目的】半導体チップをバンブを用いて信頼性の高い、 かつ交換の容易な配線基への接続を行う。

【構成】半導体チップ1のAI電極2に、上面の中央部 に突起を有する第1バンプ3を固着し、第1バンプ3上 に第1バンプ3よりも径の小さい金属粒子を含む樹脂材 料またははんだによりなる第2バンプ4を被せる。配線 基板5上の基板電極6への接続は第2バンプ4を変形さ せ、必要により加熱する。

【効果】第2バンプは第1バンプよりも径が小さいた め、狭ピッチの接続においても隣接する配線とのショー トなどの接続不良の発生を防げる。





2

【特許請求の範囲】

【請求項1】 基板の電極上に底面が固定されたほぼ円 筒形状で上面の中央部に突起を有する導電性材料からな る第1バンプと、この第1バンプ上に前記突起を覆うよ うに形成され外径が前記第1バンプの外径よりも小さい 導電性材料からなる第2バンプとを含むことを特徴とす るバンプ。

【請求項2】 第2バンプの外径は第1バンプの外径の40~80%である請求項1記載のバンプ。

【請求項3】 第2バンブが導電樹脂材料からなる請求 10 項1又は2記載のバンプ。

【請求項4】 第2バンプがはんだからなる請求項1又は2記載のバンプ。

【請求項5】 基板は半導体チップである請求項1, 2.3又は4記載のバンプ。

【請求項6】 基板に設けられた電極に底面が固着され ほぼ円筒形状で上面の中央部に突起を有する第1の導電 性材料からなる第1バンプ上に前記突起を覆うように外 径が前記第1バンプの外径より小さい第2の導電性材料 からなる第2バンプを形成するバンプの製造方法におい て、

液状の前記第2の導電性材料の液面に接して前記基板上の前記第1バンプに対応して外径が前記第1バンプの外径より小さい開口部を配置したマスクを置き、前記突起を前記開口部に挿入させて前記第1バンプを前記マスクに押し当てから前記第1バンプが前記第2の導電性材料の液面から離れるように前記基板を引き上げて前記第1バンプの先端部に前記第2の導電性材料を付着させて前記第2バンプを形成することを特徴とするバンプの製造方法。

【請求項7】 基板に設けられた電極に底面が固着され ほぼ円筒形状で上面の中央部に突起を有する第1の導電 性材料からなる第1バンプ上に前記突起を覆うように外 径が前記第1バンプの外径より小さい第2の導電性材料 からなる第2バンプを形成するバンプの製造方法におい て、

前記基板上の前記第1バンプに対応して外径が前記第1バンプの外径より小さい開口部が配置され水平に置かれたマスクの下側に満たされた液状の前記第2の導電性材料を加圧して前記開口部に前記第2の導電性材料の隆起 40を形成し、この隆起に前記第1バンプの前記突起を沈みこませてから前記第1バンプが前記隆起から離れるよう前記基板を引き上げて前記第1バンプの先端部に前記第2の導電性材料を付着させて前記第2バンプを形成することを特徴とするバンプの製造方法。

【請求項8】 基板に設けられた電極に底面が固着され ほぼ円筒形状で上面の中央部に突起を有する第1の導電 性材料からなる第1バンプ上に前記突起を覆うように外 径が前記第1バンプの外径より小さい第2の導電性材料 から第2バンプを形成するためのバンプの製造装置にお 50

いて、

液状の前記第2の導電性材料を収容する材料槽と、この材料槽の上面を覆い前記基板上の前記第1バンプに対応して開口部が配置された水平なマスクと、前記第2の導電性材料を貯蔵するシリンジと、前記シリンジから前記材料槽への前記第2の導電性材料の供給及び前記材料槽内の前記第2の導電性材料の加圧を制御するディスペンサとを含むことを特徴とするバンプの製造装置。

【請求項9】 第2の導電性材料ははんだで材料槽内のはんだを加熱するヒーターを備えた請求項8記載のバンプの製造装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体チップ等の電子 部品を配置基板と電気的に接続するために半導体基板な どに設けられる電極上に形成されるバンプ及びその製造 方法及び製造装置に関する。

[0002]

【従来の技術】従来の半導体チップのバンプを図7に示20 す。図7(a)~(c)はバンプ3上に設ける導電性樹脂材料の形成方法を示し、図7(d)は配線基板上にバンプを用いて搭載した半導体チップを示す。

【0003】図7(a)に示すように半導体チップ1のA1電極1上にバンプ3'が設けられている。平坦なガラス基板21上に厚さ20~30μmの導電性樹脂膜7を形成し、その膜7に上から半導体チップ1のバンプ3'を押し当てる(図7(b))。その後半導体チップ1を上昇させてバンプ3'を導電性樹脂膜から離すとバンプ3'上に導電性樹脂材料22が付着する(図7

30 (c))。この付着した樹脂材22は、バンプ3,の径と同じ、もしくはより大きい径で付着し、さらに半導体チップ1をガラス基板21上の膜7に押し付けたときにバンプ3,の周囲の導電性樹脂膜7に盛り上がり23が生じ、盛り上がり方によってバンプ3,へ付着する導電性樹脂材料22の量がばらつく。

【0004】図7(d)に示すように半導体チップ1を配線基板上5に搭載するとバンプ3、上の付着樹脂材料22は配線基板5上に広がり、半導体チップ1と配線基板5との機械的、電気的接続を行う。

【0005】また導電性樹脂材料をバンプ上に形成する 従来の第2の方法は「特開平1-143291」の様な 方法がある。この方法は図8に示すようにメタルマスク 10の開口部9に導電性樹脂材料7をあらかじめ充填し ておき、この開口部9を半導体チップ1のバンプ3'に 位置合わせした後に、導入口24からの高圧空気の噴出 により導電性樹脂材料7をバンプ3'上に付着させる方 法である。

[0006]

【発明が解決しようとする課題】図7に示した従来の半 導体チップのバンプは、半導体チップ1のAl電極2上 3

のバンプ3'に付着する導電性樹脂材料22の径は、バンプ3'の径に対してほぼ同じかもしくは大きくなっている。これはバンプ3'を直接導電樹脂材料膜7に浸してしまうことにより大きくなる。この半導体チップ1を基板電極6へ接続すると、導電樹脂材料22はごに広がり、電極6が狭ピッチで設けられていると導電性樹脂22により隣接する電極がショートしやすくなるといた問題点があった。また半導体チップ1の不良により半導体チップ1を交換する場合に、導電樹脂材料22の付着している面積が広いため、半導体チップ1を配線基板5から剥離した際に、基板電極6と半導体チップ1の両方へのダメージが大きくなるといった問題点があった。図8に示した従来の方法では、付着する導電性樹脂材料がバンプ3'の側面に回り込み、バンプ3'の上部に安定して形成することが難しいといった問題点があった。

[0007]

【課題を解決するための手段】本発明のバンプは、基板の電極上に底面が固定されたほぼ円筒形状で上面の中央部に突起を有する導電性材料からなる第1バンプと、この第1バンプ上に前記突起を覆うように形成され外径が 20前記第1バンプの外径よりも小さい導電性材料からなる第2バンプとを備えている。

【0008】本発明は、基板に設けられた電極に底面が固着されほぼ円筒形状で上面の中央部に突起を有する第1の導電性材料からなる第1バンプ上に前記突起を覆うように外径が前記第1バンプの外径より小さい第2の導電性材料からなる第2バンプを形成するバンプの製造方法において、液状の前記第2の導電性材料の液面に接して前記基板上の前記第1バンプに対応して外径が前記第1バンプの外径より小さい開口部を配置したマスクを置が、前記突起を前記開口部に挿入させて前記第1バンプを前記マスクに押し当てから前記第1バンプが前記第2の導電性材料の液面から離れるように前記基板を引き上げて前記第1バンプの先端部に前記第2の導電性材料を付着させて前記第2バンプを形成することを特徴とする。

【0009】本発明は基板に設けられた電極に底面が固着されほぼ円筒形状で上面の中央部に突起を有する第1の導電性材料からなる第1バンプ上に前記突起を覆うように外径が前記第1バンプの外径より小さい第2の導電性材料からなる第2バンプを形成するバンプの製造方法において、前記基板上の前記第1バンプに対応して外径が前記第1バンプの外径より小さい開口部が配置され水平に置かれたマスクの下側に満たされた液状の前記第2の導電性材料を加圧して前記開口部に前記第2の導電性材料の隆起を形成し、この隆起に前記第1バンプの前記突起を沈みこませてから前記第1バンプが前記隆起から離れるよう前記基板を引き上げて前記第1バンプの先端部に前記第2の導電性材料を付着させて前記第2バンプを形成することを特徴とする。

【0010】本発明は基板に設けられた電極に底面が固着されほぼ円筒形状で上面の中央部に突起を有する第1の導電性材料からなる第1バンプ上に前記突起を覆うように外径が前記第1バンプの外径より小さい第2の導電性材料から第2バンプを形成するためのバンプの製造装置において、液状の前記第2の導電性材料を収容する材料槽と、この 材料槽の上面を覆い前記基板上の前記第1バンプに対応して開口部が配置された水平なマスクと、前記第2の導電性材料を貯蔵するシリンジと、前記第2の導電性材料を貯蔵するシリンジと、前記シリンジから前記材料槽への前記第2の導電性材料の加圧を制給及び前記材料槽内の前記第2の導電性材料の加圧を制御するディスペンサとを備えている。

[0011]

【実施例】次に、本発明について図面を参照して説明する。

【0012】図1(a)は本発明の一実施例のバンプを示す断面図である。

【0013】半導体チップ1のA1電極2へAu、Cu、Pd、Ni 等の金属で構成される直径が50~80 μ m、突起を含まない部分の高さが30~50 μ mの上部に突起を有する第1バンプ3が形成されており、第1バンプ3上に導電性樹脂材料またははんだよりなる第2バンプ4が形成されている。第1バンプ3の形状は図1(c)に示すように、突起を除く部分がほぼ円筒上になっており、その上面の中央部に突起3aを有している。突起3aの直径は20~40 μ m、高さは10~30 μ mの範囲である。

【0014】第2バンプ4は図1(d)に示すように第1バンプ3のドーナツ上の平面3bの上に形成され、第1バンプ3の突起3aを覆い隠すように形成されている。第2バンプ4は第1バンプ3よりも体積が小さく、かつ第2バンプ4の直径は第1バンプ3の径の40~80%の大きさになっている。

【0015】図1(b)は半導体チップ1を配線基板5 上に搭載したものの断面図であり、バンプの枝葉形態を 示すものである。半導体チップ1はガラスエポキシやセ ラミックの配線基板 5 に位置合わせして搭載され、バン プを介して配線基板5との接続を行う。第2バンプ4は 基板電極6へ押し付けられ変形している。この第2パン プ4の変形により、第1バンプ3の高さのばらつきや配 線基板 5 の反りにより発生する半導体チップ 1 と配線基 板 5 との間隙畳のばらつきを吸収し、半導体チップ 1 上 の前記バンプと基板電極6との接続を可能にしている。 第2パンプ4は高さ方向が圧縮されてつぶれるように変 形するため、配線基板5接続後の第1バンプ4の径は接 続前よりも大きくなっている。しかし、第2バンプ4の 径は第1バンプ3の径よりも小さく形成しているため、 変形後の第2パンプ4のけいも第1パンプ3の径程度の 50 大きさであり、隣接するAl電極2、配線電極6とのシ

10

ョートは発生しない。

【0016】第2バンプ4が導電樹脂材料からなる場合 は、基板電極6との接続後、第2パンプ4を加熱硬化さ せ電気的接続をとる。ここで使用する導電性樹脂材料は 例えば住友ベークライト社製の1085Xのようなエキ ポシ樹脂を基材とし、Ag粉、AgPd合金粉、Pdメ ッキAg粉、PdメッキNi粉などの金属粒子を分散さ せたものである。また、導電性樹脂材料の変わりに、は んだを用いることも可能である。はんだは、SnPb、 SnPbAg、SnAg、PbIn等がある。はんだの 場合は配線基板5との接続時に、配線基板5を加熱しは んだを溶融させて接続させる。

【0017】図2は第1バンプ3上に第2バンプ4を形 成する製造装置を示す断面図であり、図3(a)~ (c) は製造工程の流れを表す図である。ここでは第2

バンプを導電性樹脂材料を使用した場合について述べ

【0018】第2バンプ4の材料である、導電性樹脂材 料25は液体で樹脂材料槽8内に満たされており、その 液面高さには、半導体チップ1の第1パンプ3と同位置 20 に配置されかつ第1バンプ3の直径よりも小さいが突起 3 dを通すことのできる円形の開口部9を有するメタル マスク10が固定されている。樹脂材料槽8の下部に は、導電性樹脂材料25の補充を行う補充口11が設け られており、補充口11にはシリンジ12が接続されて おり、シリンジ12内には補充用の導電性樹脂材料25 が収納されている。導電性樹脂材料25の補充はディス ペンサ13にてコントロールする。

【0019】次に製造工程を順を追って説明する。第1 バンプの製造工程は、従来技術と同じく銅等のワイヤに 30 よるボールボンディング技術により形成されるのでここ では説明を省略する。

【0020】図3(a)のようにA1電極2の位置を開 口部 9 に合わせた状態から半導体チップ 1 を下降させメ タルますク10の開口部9へ第1バンプ3を押し当て、 第1バンプ3の突起3 (a)を開口部9に挿入する(図: 3 (b))。その後半導体チップ1を上昇させると第1 バンプ3の先端に導電性樹脂材料25による第2バンプ 4が形成される(図3 (c))。第2バンプ4に使用さ れた分の導電性樹脂材料25はディスペンサ13の制御 40 により補充され樹脂材料槽は図3(a)のもとの状態に

【0021】導電性樹脂材料25の替わりにはんだを使 用する場合は、図2と同様に開口部9を有するメタルマ スクを設けたはんだ槽に入れたはんだをヒーターで溶融 させて、図3に示すのと同様は方法で第2バンプの形成 を行う。

【0022】第1バンプ3上に第2バンプ4を形成する 他の方法を図4に示す。図2に示す製造装置において、 ディスペンサ13によりシリンジ12および街脂材料槽 50 有する。

8内の導電性樹脂材料25を加圧し、メタルマスク10 の開口部9へ導電性樹脂材料25の隆起15を形成する (図4 (a))。A1電極2の位置を開口部9に合わせ て半導体チップ1を下降させ樹脂材料隆起15へ第1バ ンプ3を押し当て、第1バンプ3の先端の突起3aを樹 脂材料隆起15に沈み込ませる(図4 (b))。その後 半導体チップ1を上昇させると第1バンプ3の先端に導 電性樹脂材料7によるバンプ4が形成される(図4

(c))。第2バンプ4に使用された分、樹脂材料隆起 15は低くなるが、ディスペンサ13により加圧し樹脂 材料隆起15は図4 (a) に示す元の状態に戻る。この 方法においても導電性樹脂材料25のかわりにはんだを 使用することができる。本発明の半導体装置は、半導体 チップ1のAl電極2上の第1バンプ3に形成される第 2パンプ4は、第1パンプ3の直径に対して40~80 %の大きさにしているため、半導体チップ1を基板電極 へ接続したときに第2バンプ4が変形しても第2バンプ 4は、第1バンプ3もしくはA1電極2の接続ピッチと 比較して小さいため、隣接する電極とのショートが発生 しないため狭ビッチ接続に適しているといったメリット を有する。

【0023】具体的なデータを以下に示す。図5は本発 明による半導体チップ1の第2バンプ4の径と剥離強度 およびショートの発生率の関係を表したものである。図 6 (a) ~ (c) は第2バンプ4が種々の大きさの場合 の第1バンプ3と第2バンプ4の平面拡大図である。図 6 (a) は、第2バンプ4の径が第1バンプ3の径の9 0%である場合で、この場合は図5に示す通り、1バン プ当たりの剥離強度は十分であるが、隣接する電極との ショートが発生することがある。

【0024】図6 (b) は、第2バンプ4の径が第1バ ンプ3の径の50%である場合で、この場合は図5によ れば剥離強度は図6(a)の場合に比べてやや小さいが 実用には十分な値を得ており、隣接する電極とのショー トも発生しない。図6(c)は、第2バンプ4の径が第 1バンプ3の径の30%である場合で、この場合は図5 によれば隣接する電極とのショーは発生していないが剥 離強度は不足している以上により第2バンプ4の径は第 1バンプの径の40~80%が適正な範囲である。

[0025]

【発明の効果】以上説明したように本発明は、基板の隣 接する電極とショートが発生しないため狭ピッチの電極 を用いた接続に適している。

【0026】また半導体チップ等の不良により半導体チ ップなどを交換する場合に、変形した第2バンプの付着 している面積が狭いため、半導体チップ等を剥離した際 の基板電極と半導体チップ等へのダメージが小さく、か つ、半導体チップ等の剥離後の配線基板上の第2バンプ の残量が少なく、除去作業が容易になるといった効果を

【0027】また本発明のバンプの製造方法により、一 定体積の第2バンプが安定にかつ容易に形成できるとい う効果を有する。

【0028】また本発明のバンプの製造装置では第2の 導電性材料がメタルマスクの開口部以外は空気に触れて いないため、第2の導電性材料が導電樹脂材料の場合に 溶剤が揮発しにくく、粘度等の特性が変化しにくいとい う硬化を有する。

【0029】またメタルマスクの開口部を介して第2バ ンプを形成するため、半導体チップの他の部分に第2バ 10 ンプ材料が付着するという不良が発生しないという効果 を有する。

【図面の簡単な説明】

【図1】 (a) は本発明のバンプの一実施例を示す断面 図であり、(b)は(a)に示す実施例を配線基板と接 続した状態を示す断面図である。(c)は(a)に示す 実施例の一部の第1バンプ3の拡大斜視図、(b)は (a) に示す実施例の拡大斜視図である。

【図2】本発明のバンプの製造方装置の一実施例を示す 構成図である。

【図3】 本発明のバンプの製造方法の一実施例の工程の 流れを表す図である。

【図4】 本発明のバンプの製造方法の他の実施例の工程 の流れを表す図である。

【図5】図1に示す実施例の第2バンプの径と接続特性 の関係について表した図である。

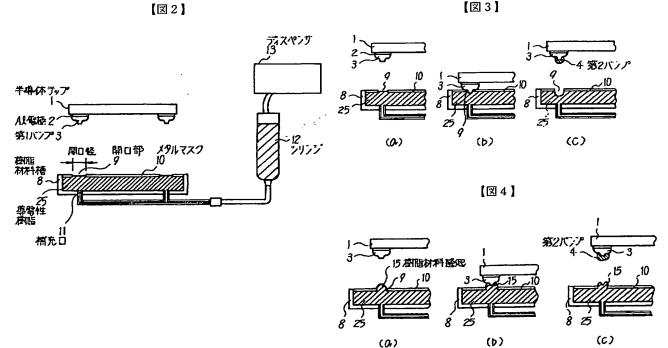
【図6】図1に示す実施例の第1バンプと種々の大きさ にした第2バンプの平面拡大図である。

【図7】 (a)~(c)は従来のバンプの製造方法を工 程順に表す図である。(d)は配線基板5の基板電極に 接続した従来のバンプを示す断面図である。

【図8】従来の他のバンブの製造方法を示す図である。 【符号の説明】

- 半導体チップ
- 2 AI電極
- 第1バンプ
- 3 a 突起
- ドーナッ上平面 3 b
 - 微小第2バンプ
 - 5 配線基板
 - 6 基板電極
 - 導電性樹脂材料 7
 - 8 樹脂材料槽
 - 9 開口部
 - メタルマスク 10
 - 補充口 1 1
- シリンジ 1 2
- 1 3 ディスペンサ 20
 - ヒーター 1 4
 - 1 5 樹脂材料隆起
 - 2 1 ガラス基板
 - 付着樹脂材料 2 2
 - 2 3 樹脂材料盛り上がり
 - 高圧空気導入口 2 4
 - 2 5 導電性樹脂材料

【図2】



【図5】 【図1】 半専体チップ AL電磁 到難強度(多人以) ショート発生で 第2バンプ 邻理渔皮 (A) 3 6 基板零極 (C) (b) (0) **(b)** 第2バノプ怪 第1パンプ低 【図7】 4 第2バング 30 突起 2 AL電磁 第1バンプ .3b ドーナンボ 平面 7項電性極脂材料膜 (a) AL電影 半鼻体デップ 樹脂材料 盛上リ (d) (C) -22 付着在問題材料 【図6】 (0) 第1バンプ 第1パンプ (b) 第パンプ 5 配線基根 6 基板電極 4 第2バンプ 4 第2パンプ 4 第2バンプ (d) (Q) (b) (C) [図8]